



**MINISTÉRIO DA EDUCAÇÃO**  
**SECRETARIA DE EDUCAÇÃO PROFISSIONAL E TECNOLÓGICA**  
**INSTITUTO FEDERAL DE EDUCAÇÃO, CIÊNCIA E TECNOLOGIA DE MINAS GERAIS**  
**GABINETE DO REITOR**

Avenida Professor Mário Werneck, 2590 – Bairro Buritis – Belo Horizonte – Minas Gerais – CEP: 30.575-180 – 31 2513 5213 –  
[concursos@ifmg.edu.br](mailto:concursos@ifmg.edu.br)

**EDITAL Nº 202/2015**  
**PROCESSO SELETIVO SIMPLIFICADO PARA PROFESSOR SUBSTITUTO**  
***Campus Formiga***

**TEMA SORTEADO PARA A PROVA DIDÁTICA**

<b>Área: Automação</b>	
<b>Tema nº 02</b>	CLP: arquitetura, aplicações e circuito com diagrama de programação LADDER
Importante: A <u>prova didática</u> ocorrerá no dia 1º de fevereiro de 2016, próxima segunda-feira, iniciando às <b>10h00min (dez horas)</b> com o sorteio da ordem de apresentação dos candidatos (presença obrigatória) e logo após as apresentações.	
<b>Área: Eletrônica</b>	
<b>Tema nº 02</b>	Circuitos com Transistor Bipolar de Junção e com Transistores de Efeito de Campo
Importante: A <u>prova didática</u> ocorrerá no dia 1º de fevereiro de 2016, próxima segunda-feira, iniciando às 09h00min (nove horas) com o sorteio da ordem de apresentação dos candidatos (presença obrigatória) e logo após as apresentações.	
<b>Área: Eletrotécnica</b>	
<b>Tema nº 04</b>	Qualidade de Energia: caracterização e medição de harmônicos, sub-harmônicos e inter-harmônicos
Importante: A <u>prova didática</u> ocorrerá no dia 1º de fevereiro de 2016, próxima segunda-feira, iniciando às 09h00min (nove horas) com o sorteio da ordem de apresentação dos candidatos (presença obrigatória) e logo após as apresentações.	

Formiga-MG, 29 de janeiro de 2016.